

# 12A、650V N沟道增强型场效应管

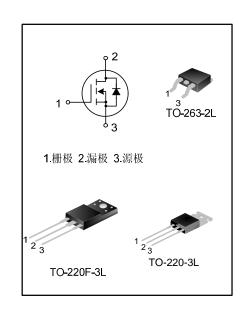
# 描述

SR12N65F/S/T N 沟道增强型高压功率 MOS 场效应晶体管采用 先进的工艺及元 胞结构使得该产品具有较低的导通电阻、 优越的开关性能及很高的雪崩 击穿耐量。

该产品可广泛应用于 AC-DC 开关电源,DC-DC 电源转换器,高压 H 桥 PWM 马达驱动。

## 特点

- 12A, 650V,  $R_{DS(on)}$  (#20) =0.64 $\Omega$ @ $V_{GS}$ =10V
- ◆ 低栅极电荷量
- ◆ 低反向传输电容
- 开关速度快
- ◆ 提升了 dv/dt 能力



# 产品规格分类

| 产品名称     | 封装形式       | 打印名称     | 环保等级 | 包装 |
|----------|------------|----------|------|----|
| SR12N65F | TO-220F-3L | SR12N65F | 无铅   | 料管 |
| SR12N65T | TO-220-3L  | SR12N65T | 无铅   | 料管 |
| SR12N65S | TO-263-2L  | SR12N65S | 无卤   | 料管 |



# 极限参数(除非特殊说明, Tc=25°C)

| 4                          | 344.                  | <i>h</i> h      | 参数范围              |          |          |    |
|----------------------------|-----------------------|-----------------|-------------------|----------|----------|----|
| 参                          | 数                     | 符号              | SR12N65F          | SR12N65T | SR12N65S | 单位 |
| 漏源电压                       |                       | $V_{DS}$        | 650               |          |          | V  |
| 栅源电压                       |                       | $V_{GS}$        | ±30               |          |          | V  |
| 是扭击法                       | T <sub>C</sub> =25°C  |                 | 12                |          |          | А  |
| 漏极电流                       | T <sub>C</sub> =100°C | Ι <sub>D</sub>  | 7.6               |          |          |    |
| 漏极脉冲电流                     |                       | $I_{DM}$        | 48                |          |          | Α  |
| 耗散功率(T <sub>C</sub> =25°C) |                       | $P_D$           | 51                | 209      | 210      | W  |
| - 大于 25°C 每摄氏度减少           |                       | ט ז             | 0.41 1.67 1.68    |          | W/°C     |    |
| 单脉冲雪崩能量(注 1)               |                       | E <sub>AS</sub> | 790               |          |          | mJ |
| 工作结温范围                     |                       | $T_J$           | -55 <b>∼</b> +150 |          |          | °C |
| 贮存温度范围                     |                       | $T_{stg}$       | -55~+150          |          |          | °C |

# 热阻特性

| <b>4</b> | <i>**</i> -     | 参数范围     |          |          | 24.12 |
|----------|-----------------|----------|----------|----------|-------|
| 参数       | 符号              | SR12N65F | SR12N65T | SR12N65S | 单位    |
| 芯片对管壳热阻  | $R_{	heta JC}$  | 2.44     | 0.6      | 0.60     | °C/W  |
| 芯片对环境的热阻 | $R_{\theta JA}$ | 62.5     | 62.5     | 62.5     | °C/W  |

# 电气参数(除非特殊说明, $T_c=25$ °C)

| 参数       | 符号                  | 测试条件  | 最小值 | 典型值   | 最大值  | 单位 |
|----------|---------------------|---|-----|-------|------|----|
| 漏源击穿电压   | BV <sub>DSS</sub>   | $V_{GS}$ =0V, $I_D$ =250 $\mu$ A                    | 650 |       |      | V  |
| 漏源漏电流    | I <sub>DSS</sub>    | V <sub>DS</sub> =650V, V <sub>GS</sub> =0V          |     |       | 1.0  | μΑ |
| 栅源漏电流    | I <sub>GSS</sub>    | $V_{GS}$ =±30V, $V_{DS}$ =0V                        |     |       | ±100 | nA |
| 栅极开启电压   | $V_{GS(th)}$        | $V_{GS}=V_{DS}$ , $I_{D}=250\mu A$                  | 2.0 |       | 4.0  | V  |
| 导通电阻     | R <sub>DS(on)</sub> | V <sub>GS</sub> =10V, I <sub>D</sub> =6.0A          |     | 0.64  | 0.8  | Ω  |
| 输入电容     | C <sub>iss</sub>    |   |     | 1390  |      |    |
| 输出电容     | Coss                | V <sub>DS</sub> =25V, V <sub>GS</sub> =0V, f=1.0MHz |     | 156   |      | pF |
| 反向传输电容   | C <sub>rss</sub>    |   |     | 15.2  |      |    |
| 开启延迟时间   | t <sub>d(on)</sub>  | V <sub>DD</sub> =325V, I <sub>D</sub> =12A,         |     | 25.80 |      |    |
| 开启上升时间   | t <sub>r</sub>      | $V_{GS}$ =10 $V$ , $R_{G}$ =24 $\Omega$             |     | 46.40 |      | 20 |
| 关断延迟时间   | t <sub>d(off)</sub> |   |     | 82.26 |      | ns |
| 关断下降时间   | t <sub>f</sub>      | (注 2, 3)  |     | 42.13 |      |    |
| 栅极电荷量    | Qg                  | V <sub>DS</sub> =520V, I <sub>D</sub> =12A,         |     | 32.5  |      |    |
| 栅极-源极电荷量 | $Q_{gs}$            | V <sub>GS</sub> =10V                                |     | 7.37  |      | nC |
| 栅极-漏极电荷量 | $Q_{gd}$            | (注 2, 3)  |     | 14.2  |      |    |



# 源-漏二极管特性参数

| 参数       | 符号              | 测试条件                                      | 最小值 | 典型值  | 最大值 | 单位 |
|----------|-----------------|---|-----|------|-----|----|
| 源极电流     | Is              | MOS 管中源极、漏极构成的反偏                          |     |      | 12  | _  |
| 源极脉冲电流   | I <sub>SM</sub> | P-N 结                                     |     |      | 48  | Α  |
| 源-漏二极管压降 | V <sub>SD</sub> | I <sub>S</sub> =12A, V <sub>GS</sub> =0V  |     |      | 1.4 | V  |
| 反向恢复时间   | T <sub>rr</sub> | I <sub>S</sub> =12A, V <sub>GS</sub> =0V, |     | 562  |     | ns |
| 反向恢复电荷   | Q <sub>rr</sub> | dI <sub>F</sub> /dt=100A/µS (注 2)         |     | 5.12 |     | μC |

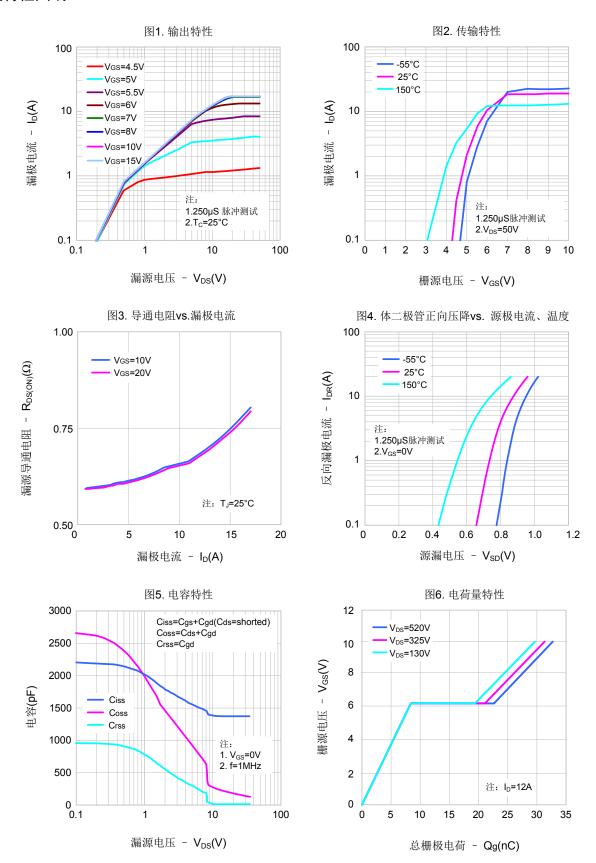
#### 注:

- 1. L=30mH, $I_{AS}$ =6.0A, $V_{DD}$ =100V, $R_{G}$ =25Ω,开始温度  $T_{J}$ =25°C;
- 2. 脉冲测试: 脉冲宽度≤300μs,占空比≤2%;
- 3. 基本上不受工作温度的影响。





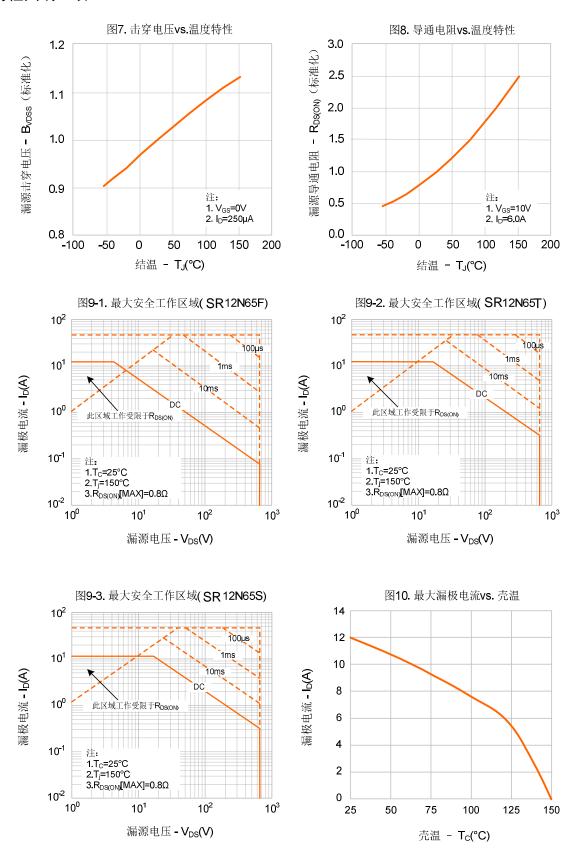
## 典型特性曲线







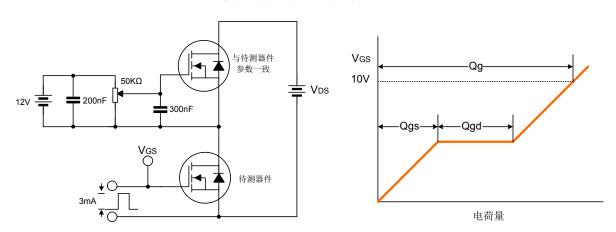
典型特性曲线(续)



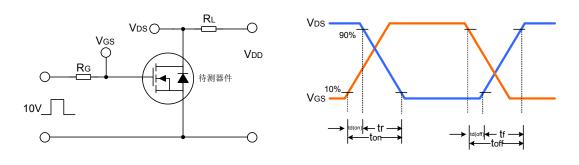


# 典型测试电路

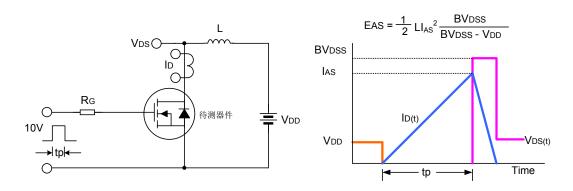
#### 栅极电荷量测试电路及波形图



#### 开关时间测试电路及波形图



### EAS测试电路及波形图

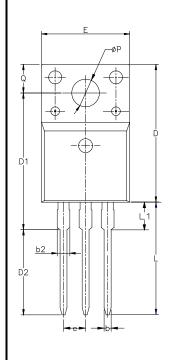


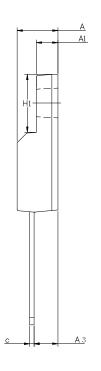




封装外形图

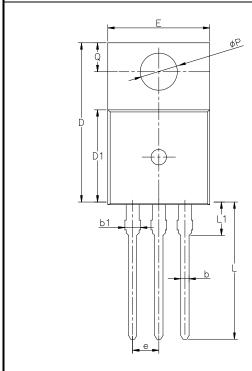


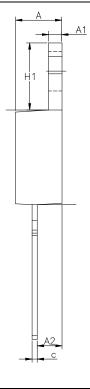




| SYMBOL | MIN     | NOM   | MAX   |  |  |
|--------|---------|-------|-------|--|--|
| Α      | 4.42    | 4.70  | 5.02  |  |  |
| A1     | 2.30    | 2.54  | 2.80  |  |  |
| A3     | 2.50    | 2.76  | 3.10  |  |  |
| Ь      | 0.70    | 0.80  | 0.90  |  |  |
| b2     | _       | _     | 1.47  |  |  |
| С      | 0.35    | 0.50  | 0.65  |  |  |
| D      | 15.25   | 15.87 | 16.25 |  |  |
| D1     | 15.30   | 15.75 | 16.30 |  |  |
| D2     | 9.30    | 9.80  | 10.30 |  |  |
| E      | 9.73    | 10.16 | 10.36 |  |  |
| е      | 2.54BCS |       |       |  |  |
| H1     | 6.40    | 6.68  | 7.00  |  |  |
| L      | 12.48   | 12.98 | 13.48 |  |  |
| L1     | /       | /     | 3.50  |  |  |
| ØΡ     | 3.00    | 3.18  | 3.40  |  |  |
| Q      | 3.05    | 3.30  | 3.55  |  |  |

TO-220-3L 单位: 毫米



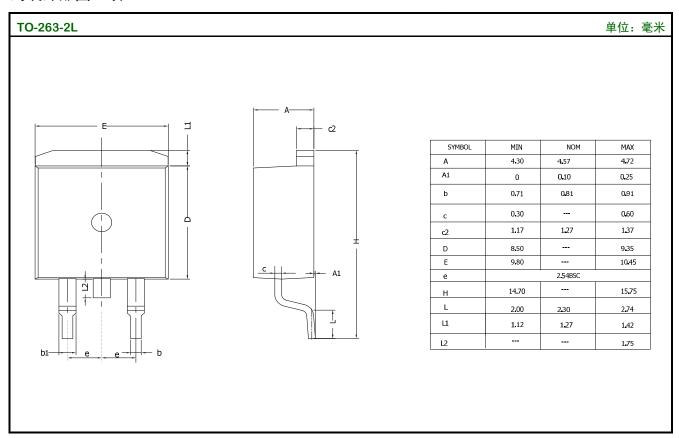


| SYMBOL | MIN     | NOM   | MAX    |  |
|--------|---------|-------|--------|--|
| Α      | 4. 30   | 4.50  | 4. 70  |  |
| A1     | 1.00    | 1. 30 | 1. 50  |  |
| A2     | 1.80    | 2.40  | 2.80   |  |
| b      | 0.60    | 0.80  | 1.00   |  |
| b1     | 1.00    | _     | 1.60   |  |
| С      | 0.30    | _     | 0.70   |  |
| D      | 15. 10  | 15.70 | 16. 10 |  |
| D1     | 8. 10   | 9.20  | 10.00  |  |
| E      | 9.60    | 9. 90 | 10.40  |  |
| е      | 2.54BSC |       |        |  |
| H1     | 6. 10   | 6. 50 | 7.00   |  |
| L      | 12.60   | 13.08 | 13.60  |  |
| L1     | _       | _     | 3. 95  |  |
| ΦP     | 3. 40   | 3. 70 | 3. 90  |  |
| Q      | 2. 60   | _     | 3.20   |  |





封装外形图 (续)





# **SR12N65**

产品名称: SR12N65 文档类型: 说明书

版 权: 意盛微(上海)电子有限公司 公司主页: www.sxcai.com

版 本: 1